

به نام خدا

سخنرانی هفتگی آزمایشگاه امنیت داده و شبکه



جایابی ثبات مادر تراشه به منظور جلوگیری از درج اسب تروای سخت افزاری

## Hardware Trojan Robust Register Placement of Application Specific Integrated Circuits

مهرشاد وثوقی

زمان: شنبه ۲۶ بهمن ماه ۱۳۹۲ ساعت ۳ عصر

مکان: دانشکده مهندسی کامپیوتر دانشگاه صنعتی شریف، طبقه چهارم، سالن ۴۰۴

تحت کنترل نبودن پروسه ساخت تراشه‌های الکترونیکی آن‌ها را در برابر اعمال تغییرات آسیب پذیر کرده است. این تغییرات در سطح تراشه که می‌تواند اضافه یا حذف کردن مدارات یا تغییر در فناوری ساخت آن‌ها باشد را اسب تروای سخت افزاری می‌نامند. در چند سال اخیر تحقیقات زیادی در رابطه با روش‌های تشخیص و جلوگیری از درج این گونه تغییرات ارائه شده است که بیشتر این روش‌ها در رابطه با تکنیک‌هایی برای تشخیص وجود آن‌ها می‌باشند و کمتر به جلوگیری از درج آن‌ها پرداخته شده است. در این ارائه به تکنیک‌های تشخیص وجود و جلوگیری از درج آن‌ها پرداخته می‌شود.

شرکت در این جلسه برای تمامی دانشجویان علاقه‌مند آزاد است.

